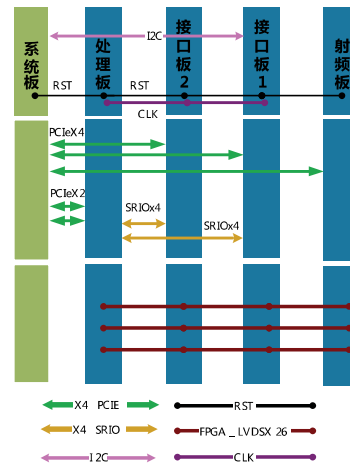


# 加固智能计算异构服务器 - 基于3U VPX的数据采集存储处理平台



## DSP处理板 [18]

板卡基于标准3U VPX结构，处理板包含2片 TI DSP TMS320C6678，DSP 之间 Hyperlink X4、SGMII 互联。每颗DSP外接1GB的DDR3，64bit位宽；32MB Nor Flash。外接2路千兆网络，RapidIO X4、SPI Uart 接于VPX连接器。



## 光纤数据采集存储板 [218]

板卡基于标准3U VPX结构，采集存储板板卡一片Virtex5 FPGA XC5VFX70T-2FFG1136芯片，外接1路光纤接口输入，1路DVI输出，1路千兆以太网，2路Can 总线接口，板内3组 64M\*32bit DDR3，2路 mSATA II 存储硬盘；2路SRIOX4，若干LVDS信号接于VPX连接器。



## 数据接口板 [288]

标准VPX 3U板卡，基于Xilinx公司的FPGAXC7K325T-FFG900I 芯片，pin\_to\_pin兼容FPGAXC7K410T-2FFG900，支持 PCIeX8、64bit DDR3容量2GByte，HPC的FMC连接器，板卡支持各种接口输入，软件支持windows，Linux驱动。可应用于高性能计算，频域算法，如与FFT的加速等；配合AD，DA FMC子卡，实现高速数据采集，回放。



## VPX 3U处理板 [290]



## FMC接口卡 [261]

