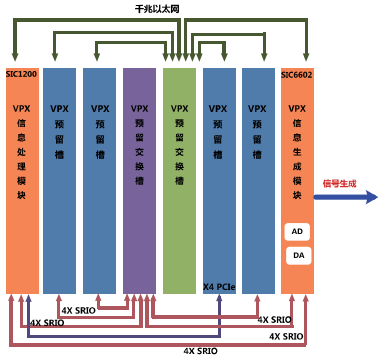
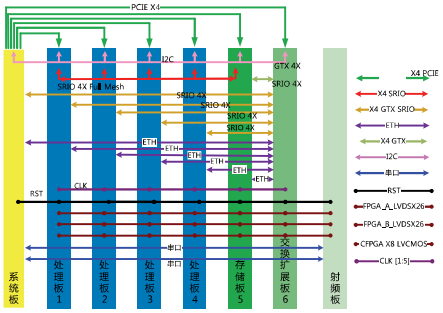
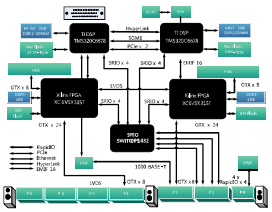
加固智能计算异构服务器-6U VPX加固DSP+FPGA雷达通信分析服务器



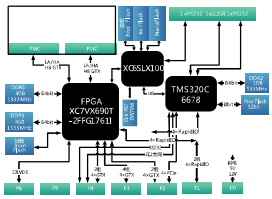


基于双TMS320C6678+双XC6VSX315T的6U VPX高速数据处理平台 [3]



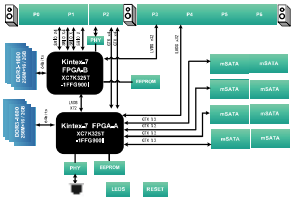
- 6U VPX 标准板卡；
- 2片TMS320C6678 HyperLink互联，2片XC6VSX315T或者XC6VLX240T；
- 每个DSP芯片板载2GB DDR3,每个FPGA板载2组各1GB DDR3；
- 芯片RapidIO X4 互联 底板4组RapidIO，另每片FPGA8个GTX；
- 每组RapidIO 数据带宽3.125GbpsX4；
- 两组FMC，HPC全定义，支持标准AD，DA子卡，光纤，图像卡；
- 板卡 +12V供电，整板功耗约80W，工业级芯片，导冷或风冷；
- 提供底层接口测试程序 、完备的主通路链路程序、详细的使用说明书。

基于6U VPX的 XC7VX690T+C6678的双FMC接口雷达通信处理板 [9]



- 板卡基于标准6U VPX架构，应用于电子对抗、雷达、通信等；
- 选用Xilinx 公司Virtex7系列FPGA，型号XC7VX690T-2FFG1761I；
- FPGA外挂2组DDR3 SDRAM，每组容量4GB，位宽64bit，工作速率1333MHz；
- 引出22对LVDS到背板P6；
- 引出4组4×GTX连接到P1，每对连接的传输速率不小于6Gbps；
- FPGA外挂2组FMC，支持标准HPC的LVDS和GTX信号;
- 引出4×RapidIO与 TMS320C6678 8核DSP互联；
- DSP外接2路千兆网络，1路RS232接口；
- 板卡支持完成的接口测试程序、加载测试程序、主链路程序。

基于6U VPX 的mSATA高性能数据存储板 [286]



- OpenVPX 6U标准板卡；
- 最大存储容量4TB；
- 读写方式RAID0 ,读写速率 2GB/s；
- 四路x4 SRIO@3.125Gbps/Lane ；
- 两路x4 PCIe@5Gbps/Lane ；
- 板载4GB DDR3 SDRAM ；
- 板载 2颗 128MB NorFlash ；
- 两路1000Base-T接口 ；
- 符合VITA46.0 VPX Base Standard。

FMC扩展卡

AD子卡模块
[147]

AD子卡模块
[144]

DA子卡模块
[228]

2路万兆光纤
子卡模块[165]

万兆光纤+千兆网络
子卡模块[272]