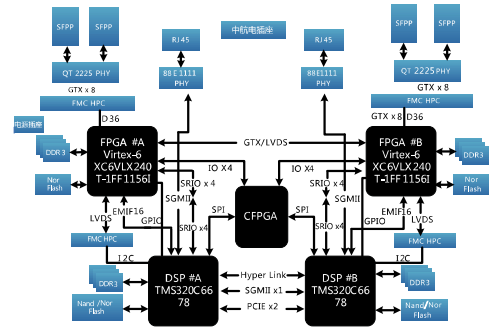


基于Virtex6 + DSP TMS320C6678的综合处理平台 [204]



板卡主体芯片为两片TI DSP TMS320C6678，两片Virtex-6XC6VLX240或VSX315T。DSP芯片外挂容量支持1GB的DDRIII SDRAM，每片DSP外接2组千兆以太网，两片DSP之间通过HyperLink进行高速直接互联；FPGA片外挂接2簇32bit DDRIII SDRAM，每组容量1GB；每片FPGA通过RapidIO总线连接一片TMS320C6678 DSP芯片；两片FPGA之间通过8X GTX以及若干LVDS信号互联；两片FPGA连接4个FMC子卡，前两个扩展AD、DA子卡，后两个扩展光纤、网络子卡。

可用于软件无线电系统，基带信号处理，无线仿真平台，高速图像采集、处理，万兆大数据加速计算等。芯片满足工业级要求。



1.5U机箱

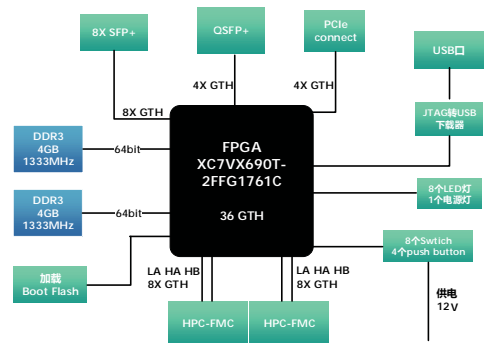
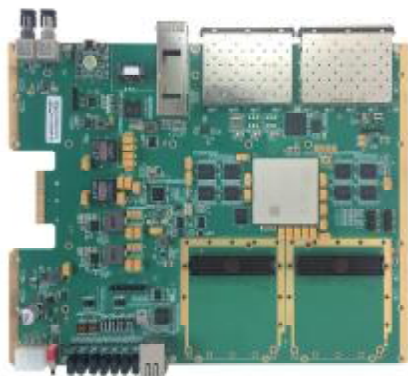


无线电通信分析平台 [229/144]



万兆大数据计算平台[165]

基于XC7VX690T的高速模拟信号、万兆光纤综合计算平台 [372]



板卡以Xilinx 公司Virtex7系列FPGA XC7VX690T-2FFG1761C为处理芯片，提供两个标准FMC插槽，8路光纤SFP+，1路QSFP+，可支持2.5Gbps，5Gbps，10Gbps等不同速率传输，1个PCIe X4连接器电口。1个千兆网络。2组DDR3 64bit宽 2GB以上容量。板卡适用于电子对抗、雷达信号、图像、万兆数据加速计算等。